

Modellplan

Studienmodell Nr. 21 "System-on-Chip"

Name: Vorname:

Anschrift:

Das Wintersemester/Sommersemester 20. . . . ist mein Semester.

Feste Modellfächer:

Stundenzahl

E1223	VLSI-Technologie	2
E1106	Hardware-Synthese und -Optimierung	4
E1224	Design analoger Schaltkreise	3
E1112	Hardware Modeling and Simulation	3
E1104	Hardware/Software Codesign	3
E1105	Praktikum System-on-Chip	4
		<u>19</u>

Wählbare Modellfächer:

Alle Fächer sind vollständig und exakt mit Stundenzahl zu bezeichnen, da sie von dieser Vorlage in das Zeugnis übertragen werden.

Summe: (feste u. wählbare Std.)

=====

Zusatzfächer:

Fremdsprachenkenntnisse:

(Wie/wo erworben?)

Dieses Modell entspricht den Vorschriften.

Karlsruhe, den

.....
(Vorsitzender des HPA)

.....
(Modellberater)

.....
(Kandidat)