

V**Vertiefungsrichtung 15: Mikro- und Nanoelektronik**

Verantwortung: Prof. Dr.-Ing. Ahmet Cagri Ulusoy
Fachstudienberatung: Dr.-Ing. Stefan Wunsch

Sprache
Deutsch

Institute

Institut für Hochfrequenztechnik und Elektronik (IHE)

Institut für Mikro- und Nanoelektronische Systeme (IMS)

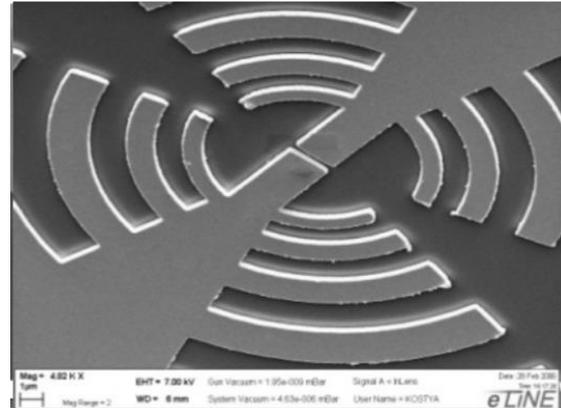
Kurz und knapp

Blickt man auf die wenigen Jahrzehnte der „Integrierten Schaltungstechnik“ zurück, erkennt man, dass die Anzahl der Bauelemente eines IC's ständig zunimmt, ohne wesentliche Vergrößerung der benötigten Chipfläche. Dabei spielt die Mikro- und Nanoelektronik als eine der Schlüsseltechnologien für die moderne Kommunikationsgesellschaft eine immer bedeutendere Rolle.

Anwendungsfelder

Die Anwendungsfelder der Mikro- und Nanoelektronik ist vielfältig:

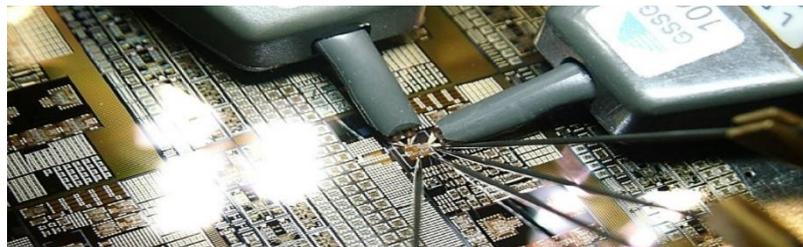
- Informations- und Kommunikationstechnik
- Halbleiterindustrie
- Automobilindustrie
- Luft- und Raumfahrt
- Automatisierungstechnik
- Medizintechnik
- Messtechnik
- Industrielle Materialprozesstechnik



Absolvent*innen der Vertiefungsrichtung 15 qualifizieren sich für die Forschung und Entwicklung, aber auch für den technischen Vertrieb und die Projektleitung.

Inhalte und Hintergründe

Heutzutage ist die CMOS-Technik die Standardtechnologie sowohl für die Herstellung höchstintegrierter Schaltkreise wie Mikroprozessoren und Speicherbausteine als auch für analoge Anwendungen mit geringster Verlustleistung für den Einsatz in batteriebetriebenen Systemen. Aber auch Kombinationen von CMOS-



Elementen mit bipolarer Technik oder mit SiGe-HeteroBipolartransistoren erlangt eine immer größere Bedeutung. Im Rahmen der Vorlesungen und Praktika der Vertiefungsrichtung 15 werden die wesentlichen Elemente zum Verständnis von integrierten Bauelementen, analogen und digitalen Grundschaltungen, dem Design von integrierten Analog- und Digitalschaltungen und „Mixed Signal“ Bausteinen vermittelt. Das Ziel unserer Ausbildung ist ein Ingenieur, der über wesentliche Kenntnisse der modernsten Technologien für den Einsatz von komplexen integrierten Systemen in verschiedenen Bereichen der Informationstechnik und damit über ein solides Wissen im Entwurf, der Simulation und im Testen von analogen und digitalen Schaltkreisen und integrierter Systemlösungen auf einem Chip verfügt. Für Absolventen unseres Studienmodells ergeben sich auf Grund der fundierten Kenntnisse von Analog-, Digital und Hochfrequenztechnik ausgezeichnete Berufschancen. In den Vorlesungen werden Kenntnisse über bisherige und zukünftige Technologien für höchstintegrierte Schaltungen, sowie die bei einer weiteren Miniaturisierung der Bauelemente zu lösenden Herausforderungen vermittelt. In den Übungen und Workshops zu den Vorlesungen lernen die Studierenden anhand von Beispielen die Werkzeuge für die Simulation und das Design von integrierten Systemen wie z.B. Cadence und Keysight ADS kennen.